

User

Dispozitive de Intraire/Iesire SO Curs 10

```
int fd = open("/dev/tty", O_RDWR);
read(fd, buf, 10);
write(fd, buf, 10);
close(fd);
```

User level Software

Device Independent Software

Operatii independente de dispozitiv  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului

Device Drivers

Polling  
Intreruperi  
Direct-memory access

Cum folosim hardware?

Intreruperi

Hardware

Proceduri de dispozitiv  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului  
- Partea pentru alocarea controlului

Kernel

# Dispozitive de Intrare/IeSire

SO Curs 10

```
int fd = open / socket / pipe / ...;  
read(fd, buf, 10);  
write(fd2, buf, 10);  
close(fd);
```



Dispozitiv	Tip	Mod de utilizare
Dispozitiv de intrare	Standard	read(), write(), readv(), writev(), poll(), select(), epoll(), etc.
Dispozitiv de iesire	Standard	write(), writev(), poll(), select(), epoll(), etc.
Dispozitiv de intrare/iesire	Standard	read(), write(), readv(), writev(), poll(), select(), epoll(), etc.

# Dispozitivele de I/O sunt foarte diverse

aspect	variation	example
data-transfer mode	character block	terminal disk
access method	sequential random	modem CD-ROM
transfer schedule	synchronous asynchronous	tape keyboard
sharing	dedicated sharable	tape keyboard
device speed	latency seek time transfer rate delay between operations	
I/O direction	read only write only read-write	CD-ROM graphics controller disk

# Ce vor utilizatorii?

## Usurinta in utilizare:

- cod care ruleaza pe oricate dispozitive de intrare-iesire
- sa fie usor sa numeasca dispozitivele
- tratarea erorilor sa se intample automat

## Performanta

### Operatii dorite:

- sincrone (majoritatea)
- asincrone (unele aplicatii)

Cum implementam?

User

Kernel

Dispozitive de Intraire/iesire SO Curs 10

```
int fd = open("/socket/pipe", ...);
read(fd, buf, 10);
write(fd, buf, 10);
close(fd);
```

User level Software

Device Independent Software

Operatii independente de dispozitiv

- Nu depind de caracteristicile dispozitivului
- Nu depind de modul de adresare
- Nu depind de modul de control
- Nu depind de modul de acces

Operatii dependente de dispozitiv

- Depind de caracteristicile dispozitivului
- Depind de modul de adresare
- Depind de modul de control
- Depind de modul de acces

Device Drivers

Polling  
Intreruperi  
Direct-memory access

Cum folosim hardware?

Intreruperi

Hardware

Clasa categorii de dispozitive caracterizate:

- caracteristici
- unitati de intrare/iesire
- caracteristici de acces

Proceduri de control de dispozitiv

# Hardware

Doua categorii de dispozitive: caracter si bloc

Fiecare dispozitiv are:

- un controller
- unul sau mai multe porturi
- conectat la o magistrala



Procesorul da comenzi de I/O controllerului  
Controllerul gestioneaza dispozitivul

Comunicatia cu dispozitivele de I/O

Fiecare controller are:

- registre de stare, control, intrare/ieșire
- (opțional) buffer pentru date

oare sărbătoare un dispozitiv de I/O

Port-mapped I/O

Memory mapped I/O

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

...

# Paritaw

Doua categorii de dispozitive: caracter si bloc

Fiecare dispozitiv are:

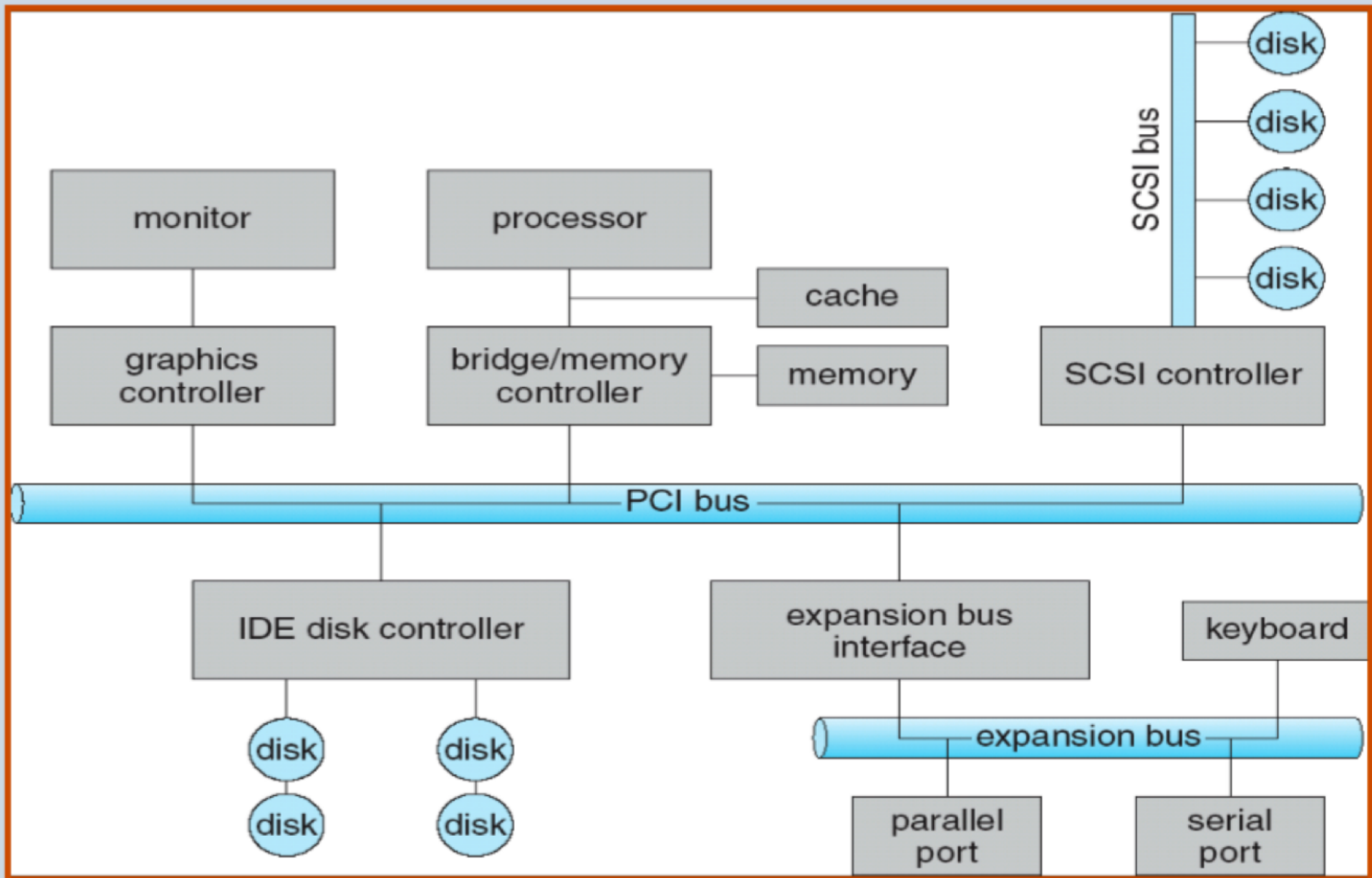
- un controller
- unul sau mai multe porturi
- conectat la o magistrala

Procesorul da comenzi de I/O controllerului  
Controllerul gestioneaza dispozitivul

Comunicare  
Fiecare controller  
• registre  
• (optional)  
Cum are

Port-mapped  
Fiecare controller  
• registre  
• (optional)  
Cum are





# Comunicatia cu dispozitivele de I/E

Fiecare controller are:

- registre de stare, control, intrare, iesire
- (optional) buffer pentru date

Cum adresam un dispozitiv de I/O?

## Port-mapped I/O

Spatiu de adresa separat pentru dispozitivele de I/O

O adresa de I/O se numeste **port**

Un port adreseaza un registru al controllerului

Instructiuni specializate:

INSTR. I/O  
OUT REG, 0x2FA

## Memory mapped I/O

Registrele I/O sunt mapate in spatiul de memorie

Avantaje:

- nu necesita instructiuni specializate
- protectia de la memoria virtuala
- instructiunile pot referi memorie sau registre

Dezavantaje:

# Port-mapped I/O

Spatiu de adresa separat pentru dispozitivele de I/O

O adresa de I/O se numeste **port**

Un port adreseaza un registru al controllerului

Instructiuni specializate:

- IN REG, 0x2F8
- OUT REG, 0x2FA

# Memory mapped I/O

Registrelle I/O sunt mapate in spatiul de memorie

Avantaje:

- nu necesita instructiuni specializate
- protectia de la memoria virtuala
- instructiunile pot referi memorie sau registre

Dezavantaje:

- trebuie inhibat cache-ul la nivel de pagina
- bridge-uri intre magistrale-> mai lent decat port-mapped I/O



# vers

Polling



Intreruperi

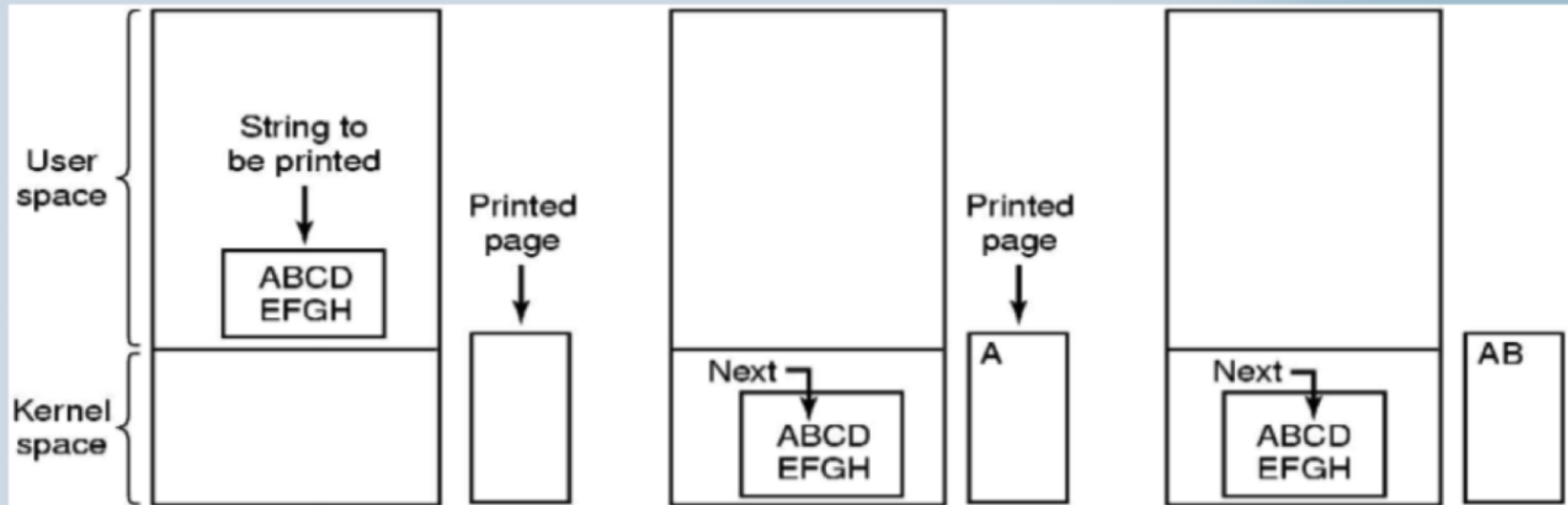


Direct-memory access

Direct Memory Access

DMA: dispozitiv separat specializat pentru copieri din memorie in memorie  
CPU comanda DMA sa efectueze transferuri date ca (sursa, destinatie, octeti)  
CPU nu poate accesa magistrala daca este folosita de DMA

# Cum folosim hardware?



```

copy_from_user(buffer, p, count);
for (i=0;i<count;i++){
    while (*printer_status_req!=READY);
    printer_data_register = p[i];
}
return_to_user();

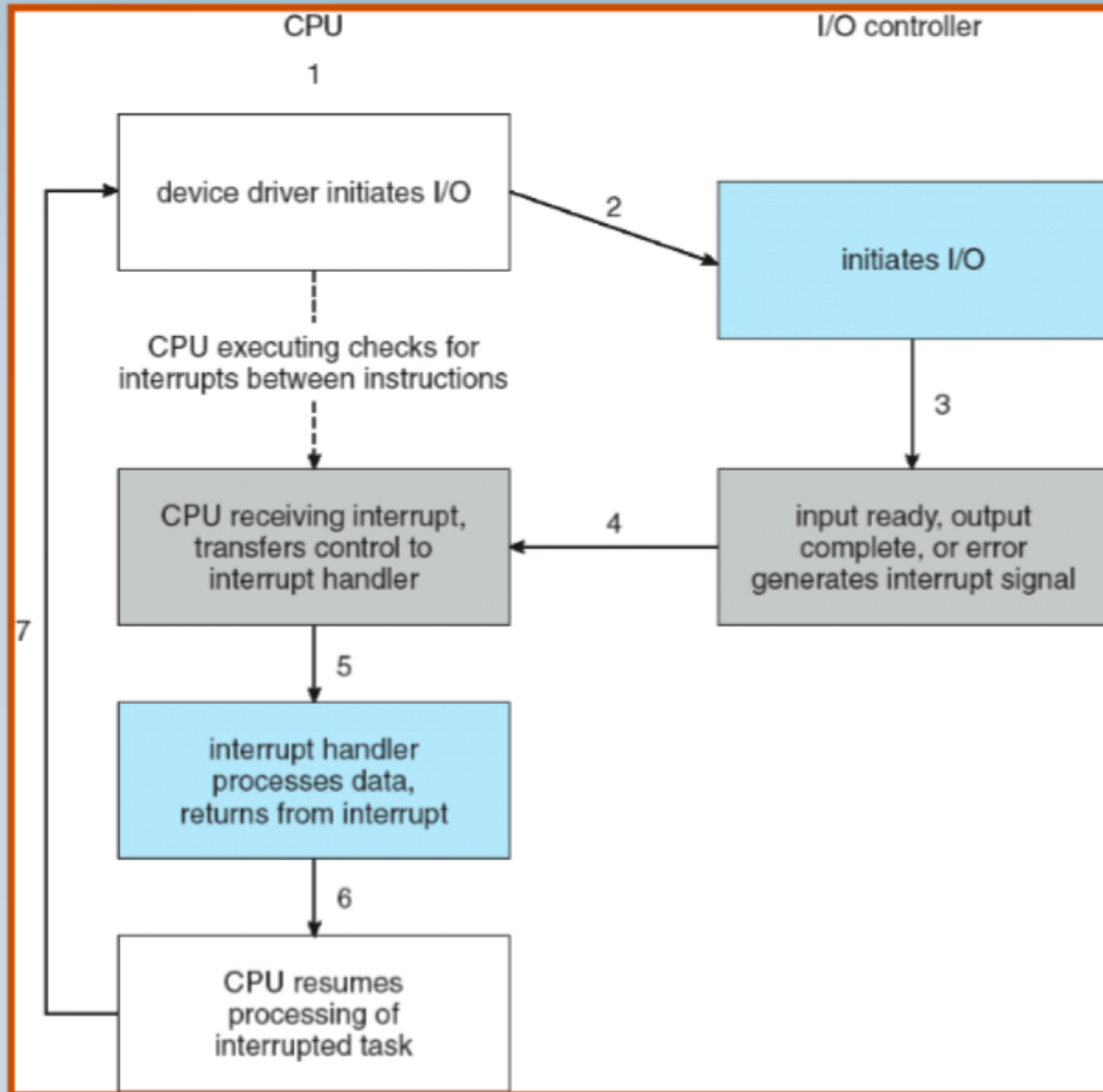
```

# Intreruperi

**Anunta procesorul ca s-a intamplat un eveniment care trebuie tratat**

- pot fi mascabile sau nemascabile
- sunt generate de software sau hardware (controller)
- folosesc linii de intrerupere (IRQ line)
- exista o tabela cu rutine de tratare a intreruperilor
- procesorul ruleaza rutina de tratare a intreruperii (ISR)





## Implementare cu intreruperi

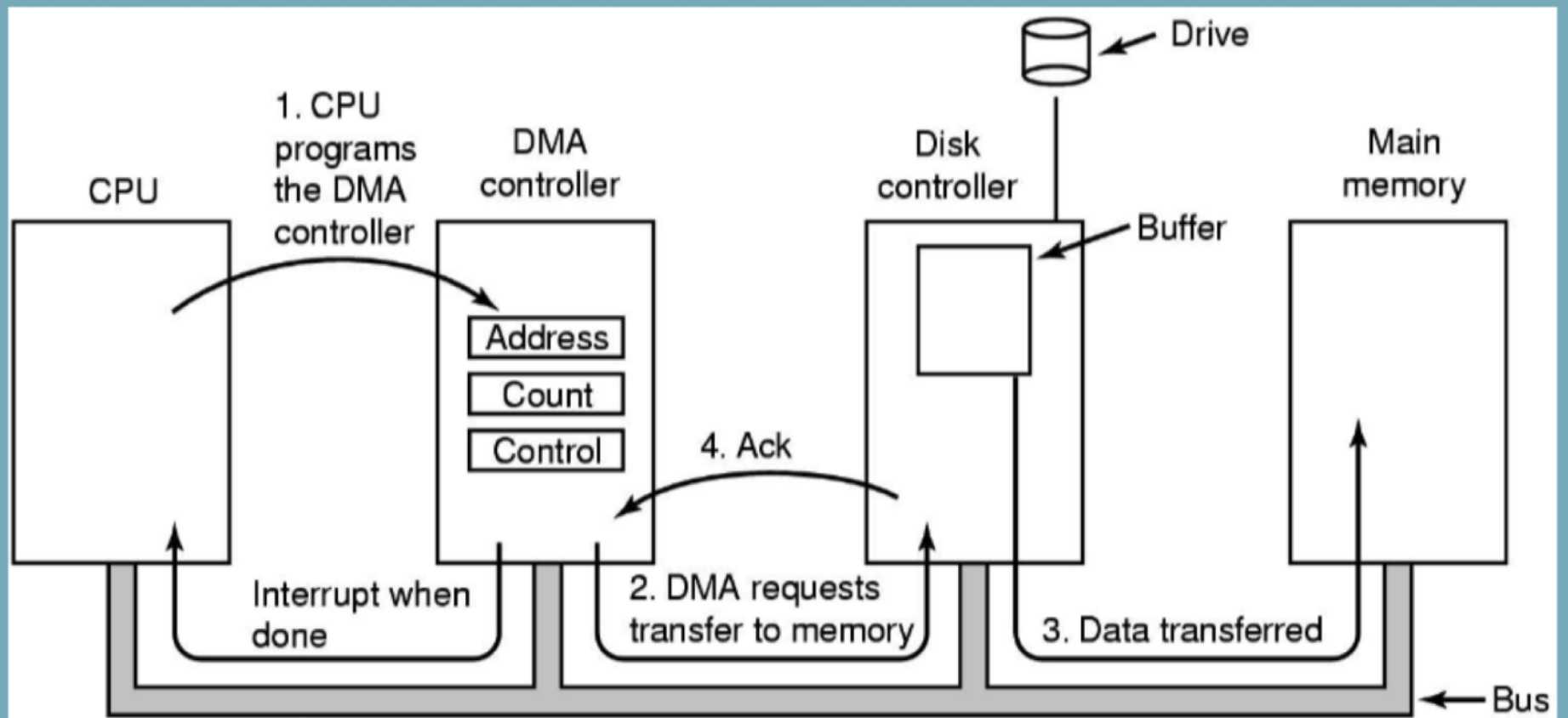
```
copy_from_user(buffer, p , count);  
enable_interrupts();  
while (*printer_status_reg!=READY);  
*printer_data_register = p[0];  
scheduler();  
  
if (count==0) {  
    unblock_user();  
}  
else {  
    *printer_data_register = p[i];  
    count --; i++;  
}  
acknowledge_interrupt();  
return_from_interrupt;
```

# Direct Memory Access

DMA: dispozitiv separat specializat pentru copieri din memorie in memorie

CPU comanda DMA sa efectueze transferuri date ca (sursa,destinatie,octeti)

CPU nu poate accesa magistrala daca este folosita de DMA



## Implementare cu DMA

```
copy_from_user(buffer,p,count);    acknowledge_interrupt();  
set_up_DMA_controller();           unblock_user();  
scheduler();                       return_from_interrupt();
```

# Device Independent Software

## Operatii independente de dispozitiv

- Planificare pentru eficienta si echitate:
- sortare si comasare de cereri de I/O
- Buffering
- Compensarea vitezei de transfer dintre dispozitive
  - Reasamblarea datelor
  - Semantica de copiere pentru utilizatori

## Operatii independente de dispozitiv (2)

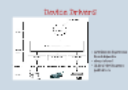
- Caching: memoria tine copii ale datelor
- Spooling: se mentine un buffer cu datele transmise unui dispozitiv
- Rezervarea dispozitivului

Fluxul unei operatii de I/O



# Device Drivers

- Polling
- Intreruperi
- Direct-memory access



Direct Memory Access

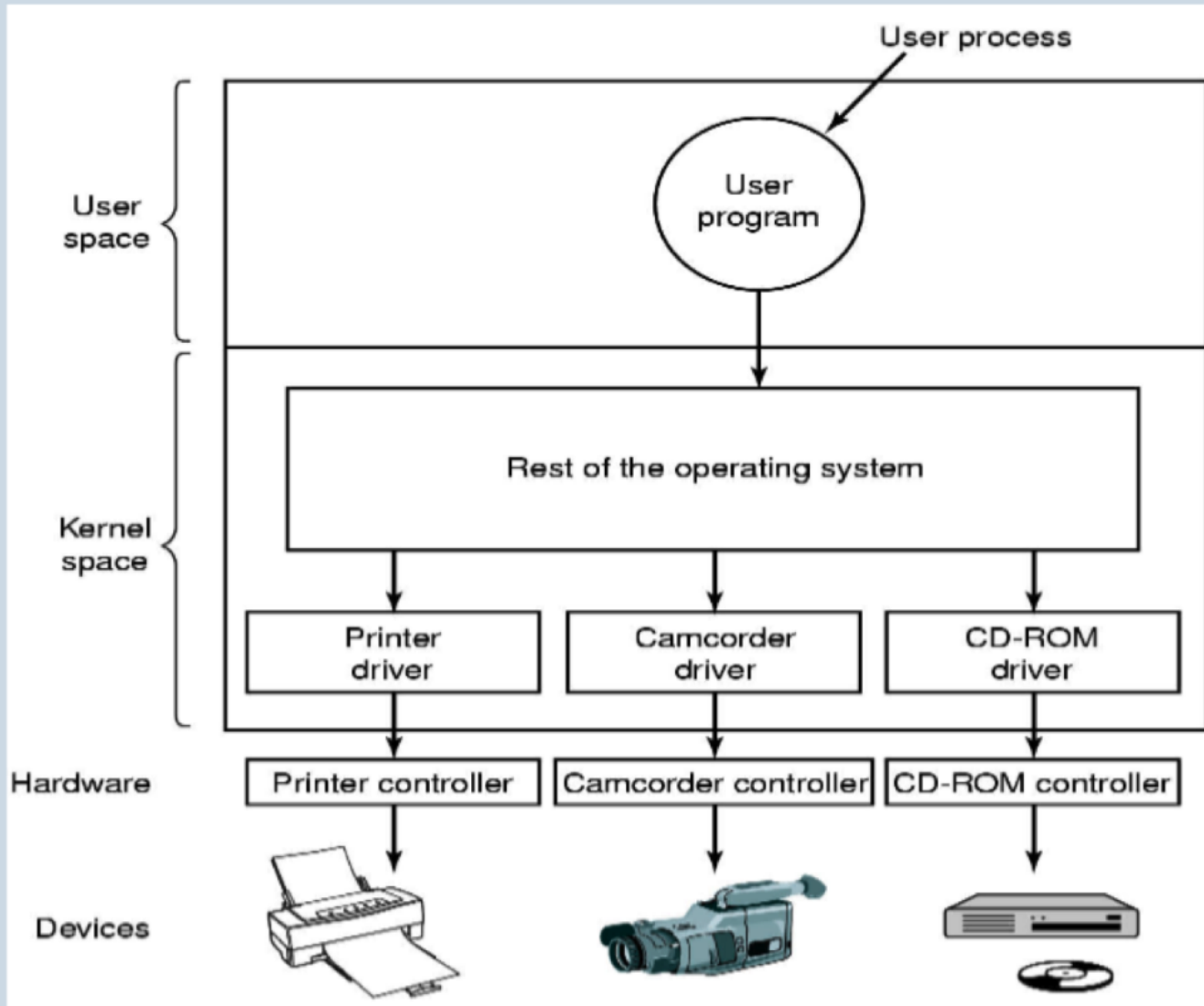


Reglementare cu DMA

Cum folosim hardware?

# Intreruperi

# Device Drivers



- controleaza un dispozitiv sau clasa de dispozitive
- ruleaza in kernel
- SO ofera interfata comuna pentru drivere

# User level software

## Device Independent Software

### Operații independente de dispozitiv

Planificare pentru eficiență și echitate:

- sortare și comasare de cereri de I/O

### Buffering

- Compensarea vitezei de transfer dintre dispozitive
- Resamblarea datelor
- Semantica de copiere pentru utilizatori

### Operații independente de dispozitiv (2)

Caching: memoria ține copii ale datelor

Spooling: se menține un buffer cu datele transmise unui dispozitiv

Rezervarea dispozitivului

Fluxul unei operații de I/O



## Device Drivers

Polling

Intreruperi

Direct-memory access



Direct Memory Access  
DMA permite accesul direct al unui dispozitiv la memoria  
din partea sistemului de operare fără a fi nevoie de intervenția  
software. Acest lucru este posibil datorită faptului că  
DMA poate să acceseze direct adresa de memorie.



Intreruperi cu DMA  
DMA permite accesul direct al unui dispozitiv la memoria  
din partea sistemului de operare fără a fi nevoie de intervenția  
software. Acest lucru este posibil datorită faptului că  
DMA poate să acceseze direct adresa de memorie.

Cum folosim hardware?

## Intreruperi



# Operatii independente de dispozitiv

Planificare pentru eficienta si echitate:

- sortare si comasare de cereri de I/O

Buffering

- Compensarea vitezei de transfer dintre dispozitive
- Reasamblarea datelor
- Semantica de copiere pentru utilizatori

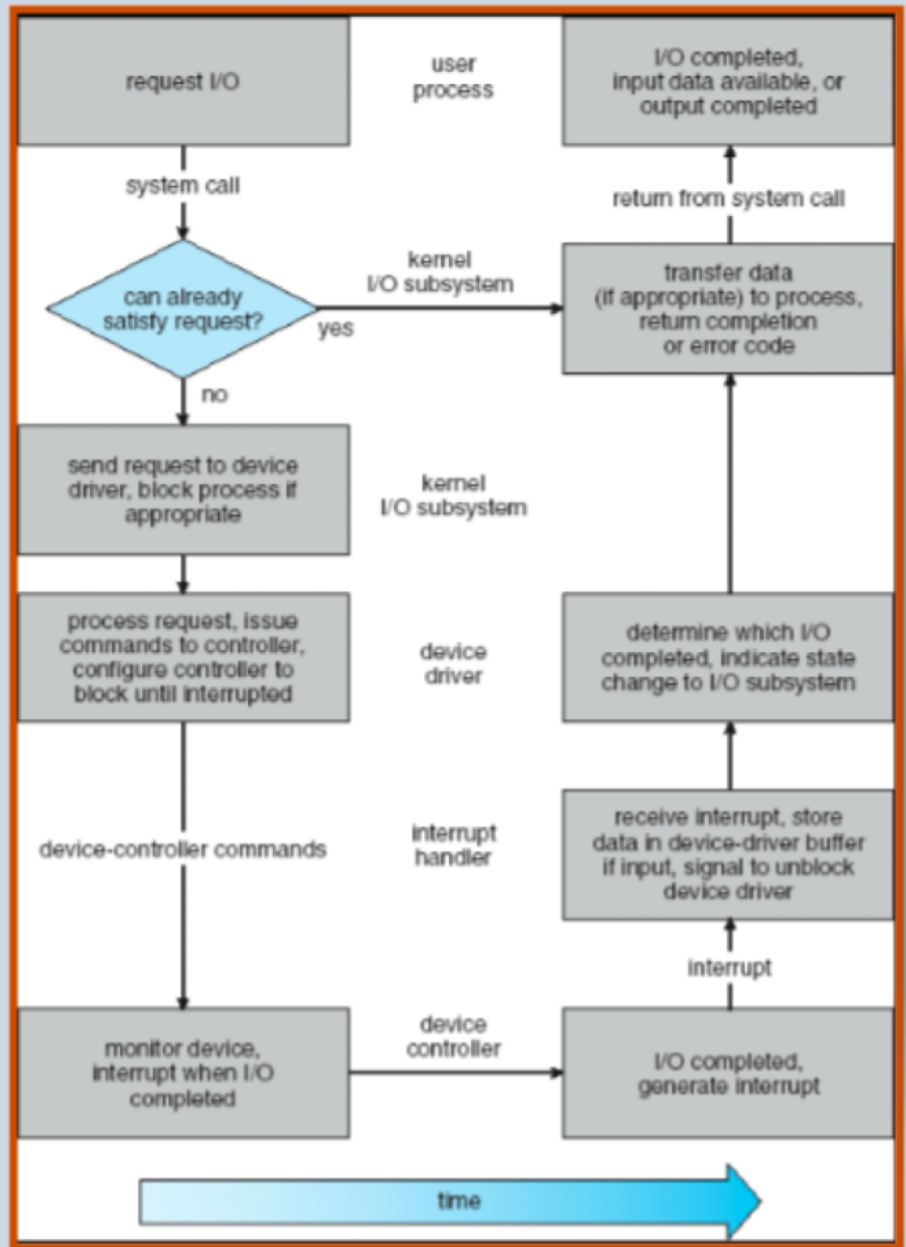
# Operatii independente de dispozitiv (2)

Caching: memoria tine copii ale datelor

Spooling: se mentine un buffer cu datele transmise unui dispozitiv

Rezervarea dispozitivului

# Fluxul unei operatii de I/O



# User level Software

## Device Independent Software

### Operații independente de dispozitiv

Planificare pentru eficiență și echitate:

- servare și comasare de comenzi de I/O

### Buffering

- Compensarea vitezei de transfer dintre dispozitive
- Descărcarea datelor
- Senzitivitate de copiere pentru utilizatori

### Operații independente de dispozitiv (2)

Caching memoria în scopul așteptării

Spooling: se menține un buffer cu datele transmise unui dispozitiv

Rezervarea dispozitivului

Fluxul unei operații de I/O



## Device Drivers

Polling  
Intreruperi

Direct-memory access

Cum folosim hardware?

## Intreruperi

## Hardware

Două categorii de dispozitive: caracter și bloc

Fiecare dispozitiv are:

- un controller
- unul sau mai multe porturi
- conectat la o magistrală

Procesorul da comenzi de I/O controllerului  
Controllerul gestionează dispozitivul

# API Utilizator

## Char Devices

e.g. mouse, tastatura

Acces secvential

Operatii: put, get

Transfer la nivel de  
caracter

Viteza redusa

## Block Devices

e.g. discuri, CDROM

Acces aleator

Operatii: read, write, seek

Transfer la nivel de bloc

Viteza ridicata

## Network

e.g. 802.11, 802.5

Separare protocol de interfata

Sockets

Operatii: connect, send, recv, close

Viteza ridicata

# Initializare

**Dispozitive block/caracter**

open, close

**Dispozitive retea**

socket, connect, shutdown

# Control

Controleaza dispozitivul de I/O

Depinde de dispozitiv!

- ioctl / DeviceIOControl
- setsockopt, getsockopt

# Tipuri de operatii I/O

## Blocante

Procesul este suspendat pana la  
incheierea operatiei  
Simplu de folosit

## Ne-blocante

Operatia se intoarce imediat  
Procesul primeste datele  
disponibile

## Asincrone

Procesul ruleaza in paralel  
cu operatia  
Este notificat atunci cand  
operatia este finalizata  
Event-driven programming



# Tipuri de operatii I/O

blocante

ne-blocante

sincrone

read/write  
ReadFile, WriteFile

read/write  
O\_NONBLOCK

asincrone

select

AIO   
aio\_\*, overlapped I/O

# ASynchronous I/O

## Unix

aio\_read

aio\_write

aio\_suspend

## Window

ReadFile

WriteFile

OVERLAPPED I/O

# User

## Dispozitive de Intraire/Iesire

SO Curs 10

```
int fd = open("/socket/pipe/...");
read(fd, buf, 10);
write(fd2, buf, 10);
close(fd);
```

## User level software

## Device Independent Software

### Operații independente de dispozitiv

- Planificarea accesului în memorie
- Controlul accesului de către utilizator
- Buffering
- Comprimarea și decompresia datelor
- Controlul accesului
- Controlul accesului pentru utilizator

### Operații independente de dispozitiv I/O

- Controlul accesului în memorie
- Controlul accesului de către utilizator
- Controlul accesului
- Controlul accesului pentru utilizator

Tipul operației	Operații de I/O
...	...
...	...
...	...
...	...

## Device Drivers

- Polling
- Intreruperi
- Direct-memory access

Cum folosim hardware?

## Intreruperi

## Hardware

- De ce raționăm de dispozitive: caracteristicile
  - Planificarea dispozitivelor:
    - controlul accesului
    - controlul accesului în memorie
    - controlul accesului pentru utilizator
- Procesul de control de către sistemul de operare  
Controlul accesului de către dispozitiv

# Kernel